



ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ,
ПАТЕНТАМ И ТОВАРНЫМ ЗНАКАМ

(12) ОПИСАНИЕ ПОЛЕЗНОЙ МОДЕЛИ К ПАТЕНТУ(титульный лист)

(21), (22) Заявка: 2006116365/22, 12.05.2006

(24) Дата начала отсчета срока действия патента:
12.05.2006

(45) Опубликовано: 27.12.2006 Бюл. № 36

Адрес для переписки:
602264, Владимирская обл., г. Муром, ул.
Радиозаводское шоссе, 48, кв.93, В.Е. Гаю

(72) Автор(ы):
Жизняков Аркадий Львович (RU),
Гай Василий Евгеньевич (RU)

(73) Патентообладатель(и):
Жизняков Аркадий Львович (RU),
Гай Василий Евгеньевич (RU)

(54) УСТРОЙСТВО ДЛЯ ОПРЕДЕЛЕНИЯ РАЗЛИЧИЯ МЕЖДУ ИСХОДНЫМ И ОБРАБОТАННЫМ ИЗОБРАЖЕНИЯМИ

(57) Формула полезной модели

Устройство для определения различия между исходным и обработанным цифровыми изображениями (обработанное изображение получено из исходного), состоящее из блока хранения исходного и подвергшегося обработке цифровых изображений, соединенного с блоком вычисления различия между изображениями, и блока управления и генерации адресов, соединенного со всеми вышеперечисленными блоками, отличающееся тем, что блок вычисления различия между изображениями включает первый блок сложения, вход которого соединен с первым выходом блока хранения исходного и обработанного изображений, выход первого блока вычисления суммы соединен с первым выходом первого блока деления, второй блок сложения вход которого соединен с третьим выходом блока хранения исходного и обработанного изображений, выход второго блока сложения соединен с первым выходом второго блока деления, первый блок вычисления разности, первый вход которого соединен с первым выходом блока хранения исходного и обработанного изображений, второй вход соединен с третьим выходом блока хранения исходного и обработанного изображений, выход блока вычисления разности соединен с выходом второго блока возвведения в квадрат, первый блок возвведения в квадрат, вход которого соединен с первым выходом блока хранения исходного и обработанного изображений, выход первого блока возвведения в квадрат соединен с выходом седьмого блока вычисления суммы, первый блок деления, второй вход которого соединен со вторым выходом блока хранения исходного и обработанного изображений, выход первого блока деления соединен с первым выходом второго блока вычисления разности, второй блок деления, второй вход которого соединен со вторым выходом блока хранения исходного и обработанного изображений, выход второго блока деления соединен с первым выходом третьего блока вычисления разности, второй блок вычисления разности, второй вход которого соединен с первым выходом блока хранения исходного и обработанного изображений, выход второго блока вычисления разности соединен с третьим блоком возвведения в квадрат, третий блок вычисления разности, второй вход которого соединен с третьим выходом блока хранения исходного и обработанного изображений, выход третьего блока вычисления разности соединен с выходом четвертого блока возвведения в

RU 59863 U1

квадрат, третий блок возвведения в квадрат, выход которого соединен с входом третьего блока вычисления суммы, четвертый блок возвведения в квадрат, выход которого соединен с четвертым блоком вычисления суммы, третий блок вычисления суммы, выход которого соединен с первым входом третьего блока деления, четвертый блок вычисления суммы, выход которого соединен с первым входом четвертого блока деления, третий блок деления, второй вход которого соединен со вторым выходом блока хранения исходного и обработанного изображений, выход третьего блока деления соединен со входом первого блока вычисления арифметического квадратного корня и с первым входом пятого блока вычисления суммы, четвертый блок деления, второй вход которого соединен со вторым выходом блока хранения исходного и обработанного изображений, выход которого соединен с входом второго блока вычисления арифметического квадратного корня и со вторым входом пятого блока вычисления суммы, первый блок вычисления арифметического квадратного корня, выход которого соединен с первым входом первого блока вычисления произведения, второй блок вычисления арифметического квадратного корня, выход которого соединен со вторым входом первого блока вычисления произведения, пятый блок суммирования, выход которого соединен со вторым блоком вычисления произведения, второй блок возвведения в квадрат, выход которого соединен с шестым блоком вычисления суммы, выход которого соединен с первым входом пятого блока деления, шестой блок вычисления суммы, выход которого соединен со первым входом пятого блока деления, седьмой блок вычисления суммы, выход которого соединен со вторым входом пятого блока деления, пятый блок деления, выход которого соединен с четвертым блоком вычисления разности, четвертый блок вычисления разности, на первый вход которого подается постоянная (величина постоянной, подаваемой на вход блока равна единице), выход четвертого блока вычисления разности соединен со вторым входом третьего блока вычисления произведения, пятый блок возвведения в квадрат, вход которого соединен с выходом первого блока деления, выход пятого блока возвведения в квадрат соединен с первым входом восьмого блока вычисления суммы, шестой блок возвведения в квадрат, вход которого соединен с выходом второго блока деления, выход шестого блока возвведения в квадрат соединен со вторым входом восьмого блока суммирования, восьмой блок вычисления суммы соединен со вторым входом второго блока вычисления произведения, первый блок вычисления произведения, третий вход которого соединен с выходом первого блока деления, четвертый вход блока вычисления произведения соединен с выходом второго блока деления, выход первого блока вычисления произведения соединен со вторым входом пятого блока вычисления деления, пятый блок выполнения деления, первый вход которого соединен с выходом второго блока вычисления произведения, выход пятого блока деления соединен с первым входом третьего блока вычисления произведения, третий блок вычисления произведения, на третий вход которого подается постоянная (величина постоянной, подаваемой на вход блока равна четырем), а блок управления и генерации адресов соединен со всеми вышеперечисленными блоками.

1
2
3
6
8
9
5

R
U

R
U
5
9
8
6
3
U
1

R U

5 9 8 6 3 U 1

R U
5 9 8 6 3 U 1

