



**ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ**

(12) ТИТУЛЬНЫЙ ЛИСТ ОПИСАНИЯ ПОЛЕЗНОЙ МОДЕЛИ К ПАТЕНТУ

(21)(22) Заявка: 2015152000/08, 03.12.2015

(24) Дата начала отсчета срока действия патента:
03.12.2015

Приоритет(ы):

(22) Дата подачи заявки: 03.12.2015

(45) Опубликовано: 10.04.2016 Бюл. № 10

Адрес для переписки:

355017, г. Ставрополь, пер. Зоотехнический, 12,
СтГАУ, ОИС, патентный отдел

(72) Автор(ы):

**Бондарь Сергей Николаевич (RU),
Жаворонкова Мария Сергеевна (RU)**

(73) Патентообладатель(и):

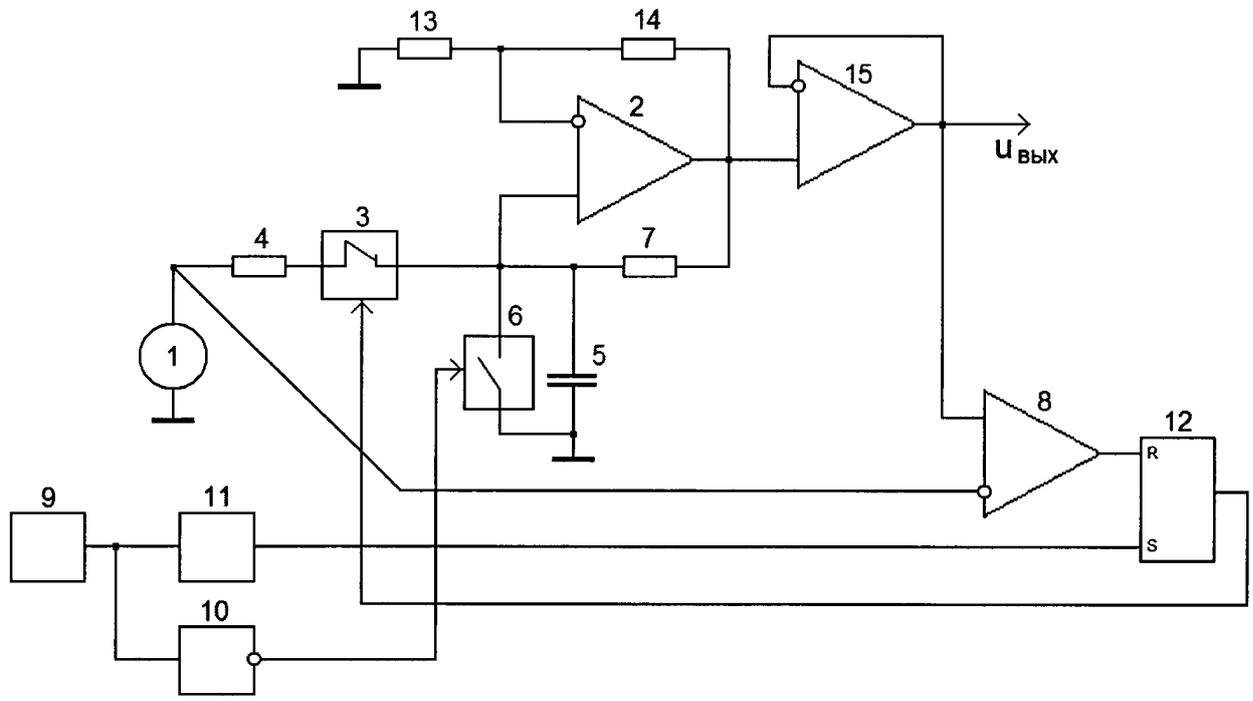
**федеральное государственное бюджетное
образовательное учреждение высшего
профессионального образования
"Ставропольский государственный аграрный
университет" (RU)**

**(54) УСТРОЙСТВО ДЛЯ ФОРМИРОВАНИЯ ВЫБОРКИ МГНОВЕННОГО ЗНАЧЕНИЯ
НАПРЯЖЕНИЯ**

(57) Формула полезной модели

Устройство для формирования выборки мгновенного значения напряжения, содержащее: операционный усилитель (ОУ); генератор тактовых импульсов, который через логический инвертор подключен к входу управления второго ключа, а через формирователь импульсов соединен с входом установки в единичное состояние триггера, вход установки в нулевое состояние которого соединен с выходом компаратора; выход триггера соединен со входом управления первого ключа; источник входного напряжения, через первый резистор и первый ключ, соединен с первыми выводами второго ключа и запоминающего конденсатора, отличающееся тем, что в устройство введены второй, третий и четвертый резисторы, буферный повторитель на ОУ, причем первый вывод второго резистора соединен с первыми выводами второго ключа и запоминающего конденсатора, вторым выводом первого ключа и неинвертирующим входом ОУ; второй вывод второго резистора соединен с неинвертирующим входом буферного повторителя на ОУ, выходом ОУ и, через четвертый резистор, с инвертирующим входом ОУ и вторым выводом третьего резистора, первый вывод которого заземлен; инвертирующий вход компаратора соединен с источником входного напряжения и первым выводом первого резистора; неинвертирующий вход компаратора соединен с выходом устройства, выходом буферного повторителя на ОУ и его инвертирующим входом; вторые выводы второго ключа и запоминающего конденсатора заземлены.

RU 160870 U1



RU 160870 U1