

(19) 대한민국특허청(KR)  
(12) 공개특허공보(A)

(51) Int. Cl. <sup>6</sup> H03M 7/46	(11) 공개번호 특 1996-0016166
	(43) 공개일자 1996년 05월 22일
(21) 출원번호	특 1995-0034348
(22) 출원일자	1995년 10월 06일
(30) 우선권주장	94-246014 1994년 10월 12일 일본(JP)
(71) 출원인	마쓰시다 덴키 산교 가부시기가이샤 모리시다 요이치 일본국 오사카후 가도마시 오아자가도마 1006반지
(72) 발명자	후지와라 미키오 일본국 교토후 교토시 우쿄구 니시쿄고쿠하마노모토초 64-402 고이 요시유키 일본국 오사카후 가와치나가노시 미카노다이 1-39-1-703 이시이 히데키 일본국 오사카후 다카쓰키시 사이와이초 2-8
(74) 대리인	김영철

심사청구 : 있음

(54) 런런스 부호의 복호회로

요약

제1스캔 변환용 RAM에 격납되어 있는 모든 데이터 워드를 "0"으로 초기화한후에, 제로 런런스 데이터 워드에 기초하여 부호부 레벨 데이터 워드만을 제1스캔 변환용 RAM 중의 지그재그 스캔 어드레스에 지정된 위치의 "0"에 오버라이트한다.

이렇게 하여 1개의 블록을 구성하는 8×8개의 성분중 비제로 성분만을 제1스캔 변환기용 RAM에 기록하는 동안, 제2스캔 변환용 RAM에 격납되어 있는 1개의 블록 판독 및 초기화를 행한다. 또, 다음 블록의 비제로 성분만을 제2스캔 변환용 RAM에 기록되어 있는 동안, 제1스캔 변환용 RAM에 격납되어 있는 1개의 블록 판독 및 초기화를 행한다. 이로써, 고주파수의 화소 클럭 신호에 실시간에 대응할 수 있는 고효율의 런런스 복호가 달성된다.

대표도

도 1

명세서

[발명의 명칭]

런런스 부호의 복호회로

[도면의 간단한 설명]

제1도는 본 발명에 관한 복호회로의 구성예를 나타내는 블록도,  
제2도는 본 발명에 관한 다른 복호회로의 구성예 일부를 나타내는 블록도.  
본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

각각 비제로 성분에 선행하는 제로성분의 개수를 나타내는 제로 런런스 데이터 워드와, 상기 비제로 성분의 값을 나타내는 레벨 데이터 워드로 구성된 복수의 데이터 셋트를 갖는 런런스 부호화된 데이터 스트림을 복호하기 위한 회로이고, 상기 데이터 스트림 중의 제로 런런스 데이터 워드와, 대응하는 레벨 데이터 워드를 1개씩 래치하기 위한 수단과, 스캔 변환을 위해 일련의 데이터 워드를 각각 소정의 위치에 격납하기 위한 기억수단과, 상기 기억수단에 격납되어 있는 데이터 워드들 모드 영의 데이터 워드로 초기화하기 위한 초기화 수단과, 상기 래치된 제로 런런스 데이터 워드에 기초하여 상기 기억수단 중 한 개의 영데이터 워드에 오버라이트하도록 상기 래치된 레벨 데이터 워드를 상기 기억수단에 기록하기 위

한 기록수단과, 상기 기억수단에 격납되어 있는 데이터 워드를 차례로 판독하기 위한 판독 수단을 구비하는 것을 특징으로 하는 런타임 부호의 복호회로.

**청구항 2**

제1항에 있어서, 상기 기록수단은, 보유하고 있는 선형 어드레스와, 상기 래치된 제로 런타임 데이터 워드로 나타낸 제로성분의 개수와, 1을 가산하여 새로운 선형 어드레스를 산출하기 위한 가산기와, 상기 산출된 선형 어드레스에서 지그재그 스캔 어드레스를 구하고, 이 구한 지그재그 스캔 어드레스를 기록 어드레스로서 상기 기억수단에 공급하기 위한 록업 테이블을 구비한 것을 특징으로 하는 런타임 부호의 복호회로.

**청구항 3**

제1항에 있어서, 상기 기억수단은 2개의 듀얼 포트 RAM을 구비하고, 상기 2개의 듀얼 포트 RAM중 한쪽으로 상기 래치된 레벨 데이터 워드의 기록기간에, 다른쪽 듀얼 포트 RAM에 격납되어 있는 데이터 워드의 판독 및 초기화를 행하는 것을 특징으로 하는 런타임 부호의 복호회로.

**청구항 4**

제3항에 있어서, 상기 다른쪽 듀얼 포트 RAM에 격납되어 있는 1개의 데이터 워드 판독 직후에, 이 데이터 워드의 초기화를 행하는 것을 특징으로 하는 런타임 부호의 복호회로.

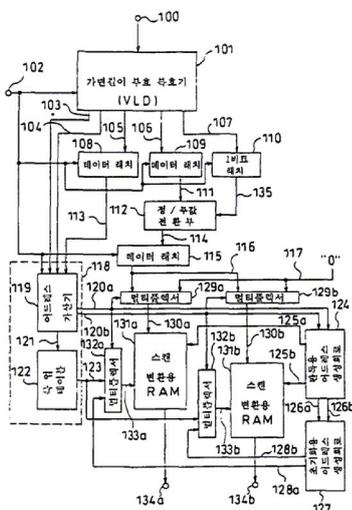
**청구항 5**

제1항에 있어서, 상기 기억수단은 3개의 싱글 포트 RAM을 구비하고, 상기 3개의 싱글 포트 RAM중 어느 1개로 상기 래치된 레벨 데이터 워드의 기록 기간에, 다른 1개의 싱글 포트 RAM에 격납되어 있는 데이터 워드의 판독과, 또 다른 1개의 싱글 포트 RAM에 격납되어 있는 데이터 워드의 초기화를 행하는 것을 특징으로 하는 런타임 부호의 복호회로.

※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

**도면**

**도면1**



**도면2**

