



ФЕДЕРАЛЬНАЯ СЛУЖБА  
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ,  
ПАТЕНТАМ И ТОВАРНЫМ ЗНАКАМ

(12) ОПИСАНИЕ ПОЛЕЗНОЙ МОДЕЛИ К ПАТЕНТУ(титульный лист)

(21), (22) Заявка: 2006105735/22, 27.02.2006

(24) Дата начала отсчета срока действия патента:  
27.02.2006

(45) Опубликовано: 27.07.2006 Бюл. № 21

Адрес для переписки:

127018, Москва, 3-й пр-д Марьиной роши, 40,  
ГП "НПО ТЕХНОМАШ", отд.803, пат.пов. А.В.  
Корнилову, рег.№ 213

(72) Автор(ы):

Якушев Михаил Васильевич (RU),  
Косенко Владимир Александрович (RU),  
Саратцев Юрий Иванович (RU),  
Кустов Василий Владимирович (RU),  
Кирюхин Владимир Алексеевич (RU),  
Федюкин Владимир Иванович (RU),  
Кузнецов Александр Николаевич (RU),  
Аршавский Андрей Леонидович (RU),  
Бондарев Леонид Яковлевич (RU),  
Зеликин Юрий Маркович (RU),  
Инюкин Алексей Александрович (RU)

(73) Патентообладатель(и):

Якушев Михаил Васильевич (RU),  
Косенко Владимир Александрович (RU),  
Саратцев Юрий Иванович (RU),  
Кустов Василий Владимирович (RU),  
Кирюхин Владимир Алексеевич (RU),  
Федюкин Владимир Иванович (RU),  
Кузнецов Александр Николаевич (RU),  
Аршавский Андрей Леонидович (RU),  
Бондарев Леонид Яковлевич (RU),  
Зеликин Юрий Маркович (RU),  
Инюкин Алексей Александрович (RU)

(54) УСТРОЙСТВО ДЛЯ АВТОМАТИЧЕСКОГО УПРАВЛЕНИЯ ГАЗОТУРБИНЫМ ДВИГАТЕЛЕМ

(57) Формула полезной модели

Устройство для автоматического управления газотурбинным двигателем, содержащее основной и дублирующий каналы управления исполнительными механизмами, каждый из каналов содержит вычислитель, входы которого соединены с устройством ввода, а выходы - с исполнительными элементами регулируемых механизмов двигателя, датчики которых имеют возможность соединения со входами вычислителей, а также источник питания, отличающееся тем, что вычислители соединены между собой линией межканального обмена, каждый из каналов имеет дополнительный источник питания, а исполнительные механизмы управляются выходными каскадами, соединенными с исполнительными механизмами, и имеющими два входа, первый из которых имеет возможность соединения с выходами вычислителя основного канала, а второй - с выходами дублирующего.

